

Ένας προς τα κάτω δυαδικός απαριθμητής των 4 bits έχει στην είσοδο του την κατάσταση: $I_1, I_2, I_3, I_4 = 0100$. Να δώσετε τις διαφορετικές καταστάσεις των flip-flop του απαριθμητή έως ότου μηδενιστούν οι έξοδοί του. Συμπληρώστε τον παρακάτω πίνακα στο τετράδιο σας με όλους τους δυνατούς συνδυασμούς όπως ακριβώς σας ζητείται από την άσκηση.

(Μονάδες 25)

Q1	Q2	Q3	Q4